## SPACE-CONTROLLING SYSTEM FOR PRINTER

**Publication number:** 

JP58163686

**Publication date:** 

1983-09-28

Inventor:

**KOGA MIKIO** 

Applicant:

**FUJITSU LTD** 

Classification:

- international:

B41J19/20; B41J19/20; (IPC1-7): B41J19/18

- european:

B41J19/20B

Application number:

JP19820047678 19820325

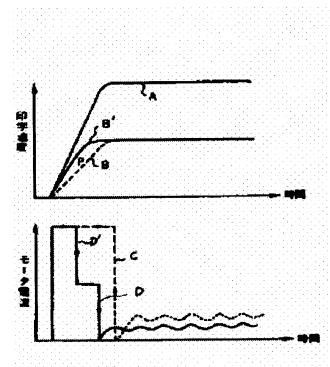
Priority number(s):

JP19820047678 19820325

Report a data error here

## Abstract of JP58163686

PURPOSE: To obtain the titled controlling system eliminating overshoot and making excellent the following property to a change in load, by using a DC motor controlled digitally to operate at constant speed and by performing initial acceleration at a steep gradient, while performing acceleration near a target speed at a gentle gradient. CONSTITUTION: When the time characteristics of the speed of printing English numerals and kanjis are shown by curves A and B respectively, the speed of printing kanjis is accelerated at a steep gradient up to a point P whereat a prescribed acceleration is obtained, as shown by a curve B', and thereafter, it is accelerated at a gentle gradient until it reaches a target speed. For this purpose, a start current is controlled so as to rise once to a high value (e.g. double D), as indicated by a line D', and to fall thereafter to a normal value D. When the arrival at the target speed is detected, the current is interrupted for transfer to a constant-speed control.



Data supplied from the esp@cenet database - Worldwide

## . (19) 日本国特許庁 (JP)

①特許出願公開

# ⑩公開特許公報(A)

昭58—163686

⑤Int. Cl.³
B 41 J 19/18

識別記号

庁内整理番号 6822-2C ❸公開 昭和58年(1983)9月28日

発明の数 1 審査請求 有

(全 3 頁)

のプリンタのスペース制御方式

顧 昭57—47678

20出

②特

爾 昭57(1982)3月25日

⑫発 明 者 古賀幹雄

川崎市中原区上小田中1015番地

富士通株式会社内

⑪出 願 人 富士通株式会社

川崎市中原区上小田中1015番地

70復代理人 弁理士 田坂善重

男 瀬 名

#### 1. 発明の名称

プリンタのスペース解析方式

## 2.特許請求の範囲

#### 1. 発明の併組な説明

#### (4) 発養の技術分野

本発明はデジタル的化定域制御される直接モー メを用い、超齢時文字機化応じ目標温度化進する までの越勤特性を改善したプリンタのスペース制 毎方式に関するものである。

#### (2) 従来技術と問題点

従来、典字,英数字(ANK)等のプリンタにかけるスペース方向のデジタル定産制御方式として、本出別人は停原昭 55-12447 号により「直流モータの選皮側御方式」を提案している。この様式と 受送の実施側で呼ばするように、処理機能(CPU)により設定に制御される直流モータの撮影と でいった 放出 でいません は 放出 で CPUに入れモータ に を CPU に入れモータ に を CPU からの それと 比較して モータ 感謝 系に 帰還させる ことに より、デジタル的に定定制御を 行なりものである。

また、シリアルドットプリンタにかいては、月 知のように英数字(ANK)は漢字の 2 倍の印字連 度を有している。とれは同じ印字へッドを用い英 数字は 1 ドットかきに、漢字は毎ドット印字が行 なわれることに因るものである。

使つて提案例による方式を用いて両文字標を超 動する場合には痛1回に英数字(ANE)。 漢字の 印学速度の時間特性をそれぞれA。B で示すと、 A は B の 2 倍の散定速度を有し、とれに到達する 時点を仮復同じにするため、超動時の傾斜がA は B よ D 大きくとられる。

そのため、問題(b)の風動電視は A,B に対応して 点線 C, 突線 D で示すように、それぞれに対応す る略一定の印加電視を与え、目標速度に通したと とを検知し、それに当づき印加電視の趣所または 発電調酔を行ない、その後に定直制御へ移行する。 との場合、目標速度が低いと細胞部の傾斜が緩や かで負荷変動に対する遠波性が不良となり、これ を急緩倒にすると目標速度への到遠時点でオーバ シュートが大きく扱われるという欠点がある。

## (4) 発明の目的

本発明の目的はデジタル的に定道制御される直 第34ータを用い、超動時英数学と漢字に対応する 直標速度に過するまでの超動特性を改善し、オー パシュートをなくするとともに負荷変動に対する 連従性を良好にしたプリンタのスペース制御方式 を提供することである。

旦高い彼のたとえばDの2倍まで上げた後正規の位 Dまで下げるように制御し、目標連載に連えした Cとを検知した申継断し定連制得に移行する。 C のように2段に加速することにより、同国公により 大神変動に追従可能となり、かつ次の目標直接に 検力 る前の級援係によりオーベシュートを有効に 貧止する。加速をさらに3段以上にしてもよい。

第3回は上述の原理に従う本発明の実施例の構成数明確である。

両國は前述の通案例に本発明の超崩停性の改善 を施したものである。

同國において、処理技能(CPU)8 に対し、スペースモータ組織指令とともに、印字モードを示す ANK(高速) 印字指令または漢字(低速)印字指令のいずれか一方が与えられる。 CPU8 は与えられた印字指令に基づき、直提モータ1 によつて厳迷される印字ヤヤリックの送り速度に対応するモータの選挙障疾局機情報として、第2回(4)で説明した日福速度とP点に相当する日福速度の 60%の

#### (4) 発明の構成

#### (4) 発明の実施例

第2回(4)。(6)は本発男の原理説明國である。 同四(4)にかいて、第1回(4)の漢字印字道度Bに対し、過齢時の類別を急歌にするとともに、目標道 変に対し級類別で近接するようにする。すなわち、 実服B'で示すように一定の加速度が得られるP点 まで無類例で加速し、以後目標速度に進するまで を機関が加速する。そのため、経験電視を同盟 (6)の実際D'で示すように第2回(6)のDに対し、一

情報を基準周期情報レジスタフへ格納する。 次に印字連定に比例したモータ超前電路信情報と

して、日福池底とその 60 % に対応する情報 (I)。(I) を DA 変換用レジスタ 11 へ格的する。

点線で個人だ定電視駆動図路 20 は直依モーチ1 に 帰走ループを散けた速電視図路であり、直接モー チ1 のモータ電視検出手数13から帰還された検出 信号をアナログレベル比較図路 10 の出力と比較し 環境により水が図路 9 を制御して直接モーチ1 を 駆動する定域投煙量ループが設けられる。 20 に対し、CPU8から駆動信号を駆動図路 9 に 送るとともに、DA変換用レジスタ 11からモーチ 電視でDAコンパータ 12 を介してアナログ信 号に変換してアナログレベル比較図路 10 に送るこ とにより、 20 アナログ 目号に対応して略一定の 電流が直接モータ1 に流れ、モータが関係を始め、 印字キャリッジが移動を開始する。

一方、直旋モータ1 に接続されたパルスエンコー ダ2 より光波出番るとパルス整形回路 4 を通し、 モータ回転網絡に対応したパルス列が発生する。 

#### (4) 発明の効果

以上製明したように、本発明によれば、デジタル的に定連制御される直提モータを用い、通動時 文字種,とくに低速の印字に対し目標速度に進す るまでの過機等性を複数数に切換えて加速し、初 めの加速を急減新とし目標速度近くの加速を最低 例とすることにより、負荷変動に対する遠従性を 良好とし、かつオーパシュートをなくする上に獲 めて有効である。

## 4.当面の間単な説明

ボ1曜(a),(b)は従来何の戦勢職、第2図(a),(b) は本強男の原理戦別関、第3回は本発男の実施何 の構成説別國であり、関中、1は直視モータ、2 はパルスエンコーダ、3は光被出帯、4はパルス 重形回路、5はパルス周期計測レジスタ、6は周 類情根比較回路、7は基準周期情報レジスタ、8 は処場模倣(CPU)、9は単静国路、10はアナロ ダレベル比較回路、11はDA変換用レジスタ、12 はDAコンパータ、13はモータ道液被出手致を示

特許出版人 富士 遠 株 式 会 社 復代組入 弁組士 田 坂 善 薫

